

Rezumat

Procesarea digitală a imaginilor este o branșă cu creștere foarte mare, cu o varietate de aplicații în diferite alte domenii. Odată cu creșterea dimensiunilor imaginilor și a rezoluției, soluțiile *software* au ajuns a fi mai puțin eficiente. Recent, algoritmi de procesare a imaginilor implementați *hardware* au devenit o opțiune tot mai folosită, în special utilizarea tehnologiilor FPGA¹.

Proiectul urmărește oferirea unei modalități de a modifica luminozitatea unei imagini alb-negru. Realizarea acestui proces are loc într-un FPGA, Xilinx familia Spartan 3E, prin sumarea fiecărui byte al imaginii și o valoare predefinită, 0x3A, valoarea fiind aleasă în urma execuției algoritmului cu diferite valori pentru constanta.

1 Field-programmable gate array